



SeeReal Technologies ist ein international ausgerichtetes Pionier-Unternehmen, das Spitzentechnologie im Bereich 3D-Display-Technologien entwickelt.

Zur weiteren Umsetzung unserer Strategie bieten wir in Dresden einem / einer motivierten

Studenten / Studentin
der Elektrotechnik

ein sechsmonatiges Praktikum

„Implementierung von VHDL- Modulen in einen Altera FPGA“

Aufgaben

- Implementierung VHDL- Visualisierungsmodul zur Darstellung dreidimensionaler Inhalte auf holographischen Displays
- Konvertierung von Klassifizierungsalgorithmen aus dem Bereich der Bildverarbeitung von C/C++ Programmcode nach VHDL
- Entwicklung/Inbetriebnahme weiterer VHDL- Module
- Optimierung der Ergebnisse
- Bewertung und Schlussfolgerungen

Beginn:

- sofort

Voraussetzungen

- Kenntnisse in der VHDL-Programmierung und FPGA Grundkenntnisse
- Kenntnisse C/C++ Programmierung
- selbstständiges und engagiertes Arbeiten im Team

Ihre Bewerbung richten Sie bitte an:

SeeReal Technologies GmbH
z.H. Frau Heidrun Lange
Blasewitzer Str. 43
01307 Dresden

Phone: 0351- 450 32 40 / Fax: 0351- 450 32 50

oder gern auch elektronisch an: hl@seereal.com

Weitere Informationen zu Firma sowie Technologie finden Sie auf unserer Homepage unter www.seereal.com.